



The best European
Master's Degree in
Semiconductor
Design



Sebastien Poirier
AMS-OSRAM

Soy un ingeniero titulado de la Escuela Nacional Superior de Electrónica y Radioelectricidad de Grenoble (ENSERG, ahora conocida como PHELMA) en Francia, donde me gradué en el año 2003.

Mi carrera profesional comenzó en STMicroelectronics, donde me dediqué al diseño de circuitos de memorias no volátiles. Posteriormente, tuve la oportunidad de trabajar en Chipldea, donde me especialicé en el diseño de circuitos de gestión de potencia, incluyendo LDO, DC-DC, referencias, entre otros.

En la actualidad, formo parte del equipo de ams OSRAM, donde desempeño el rol de líder técnico y diseñador de circuitos integrados mixtos. Mis áreas de especialización incluyen la gestión de potencia, SAR ADCs, sensores de proximidad inductivos y sensores de temperatura. Mi enfoque principal en estos momentos es el desarrollo de sensores para tomografía. A lo largo de mi carrera, he tenido el honor de ser autor de 7 patentes.



UNIVERSITAT
POLITÈCNICA
DE VALÈNCIA

CÀTEDRA *me*