



The best European
Master's Degree in
Microelectronic
Design



José F. Toledo Alarcón
UPV

Dr. Ing. Telecomunicación, Catedrático de
Universidad en el Departamento de Ingeniería
Electrónica de la UPV.

Cuenta con más de 25 años de experiencia en diseño de sistemas digitales de alta velocidad y en sistemas basados en SoC y FPGA, con aplicación tanto a proyectos de investigación como para empresas. Realizó su trabajo de tesis doctoral en el Laboratorio Europeo para la Investigación Nuclear (CERN, Ginebra) en el diseño de electrónica para sistemas de adquisición de datos de altas prestaciones. Colabora habitualmente con empresas asesorando en aspectos de EMC, integridad de señal, diseño térmico y diseño de PCB.



UNIVERSITAT
POLITÈCNICA
DE VALÈNCIA

CÀTEDRAme