

## SEMINARIOS MÁSTER DE DISEÑO MICROELECTRÓNICO

### CURSO 2024 - 2025

#### Analog Devices Inc. (ADI)

CODIGO	ADI_1	
NOMBRE	A brief history of the semiconductor industry	
DURACIÓN	1 hora	LUGAR: AULA 2.9 (Edificio 4D – Teleco)
PERSONAL	Santiago Iriarte	

CODIGO	ADI_2	
NOMBRE	Steps to make a successful chip	
DURACIÓN	2 horas	LUGAR: AULA 2.9 (Edificio 4D – Teleco)
PERSONAL	Miguel Usach	

CODIGO	ADI_3	
NOMBRE	Digital Verification. Basic concepts	
DURACIÓN	2 horas	LUGAR: AULA 2.9 (Edificio 4D – Teleco)
PERSONAL	Pepe Juan Cerdà	

CODIGO	ADI_4	
NOMBRE	Digital Verification II. UVM	
DURACIÓN	2 horas	LUGAR: AULA 2.9 (Edificio 4D – Teleco)
PERSONAL	Pablo Martínez	

CODIGO	ADI_5	
NOMBRE	Digital Verification III. Verification in FPGA and SystemC	
DURACIÓN	1 horas	LUGAR: AULA 2.9 (Edificio 4D – Teleco)
PERSONAL	Antonio Rubio Salcedo	

CODIGO	ADI_6	
NOMBRE	Vital Sign Monitoring applications	
DURACIÓN	2 horas	LUGAR: AULA 2.9 (Edificio 4D – Teleco)
PERSONAL	José Carlos Conchell	

CODIGO	ADI_7	
NOMBRE	Procesado de señales biomédicas: ECG	
DURACIÓN	1,5 horas	LUGAR: AULA 2.9 (Edificio 4D – Teleco)
PERSONAL	Alejandro Grande	

CODIGO	ADI_8	
NOMBRE	Cap Touch	
DURACIÓN	1,5 horas	LUGAR: AULA 2.9 (Edificio 4D – Teleco)

PERSONAL	Enrique Company Bosch	
CODIGO	ADI_9	
NOMBRE	From silicon to cloud	
DURACIÓN	1 hora	LUGAR: AULA 2.9 (Edificio 4D – Teleco)
PERSONAL	Alvaro Yebenes	

CODIGO	ADI_10	
NOMBRE	Time of Flight	
DURACIÓN	1 hora	LUGAR: AULA 2.9 (Edificio 4D – Teleco)
PERSONAL	Nofre Sanmartín Vich & Amina Achaibou	

CODIGO	ADI_11	
NOMBRE	Optical Image Stabilization	
DURACIÓN	1 hora	LUGAR: AULA 2.9 (Edificio 4D – Teleco)
PERSONAL	José Cañada Vela	

CODIGO	ADI_12	
NOMBRE	Digital Design	
DURACIÓN	2,5 horas	LUGAR: AULA 2.9 (Edificio 4D – Teleco)
PERSONAL	Alberto Carbajo	

CODIGO	ADI_13	
NOMBRE	Introduction to analog design	
DURACIÓN	2,5 horas	LUGAR: AULA 2.9 (Edificio 4D – Teleco)
PERSONAL	Jesús Bonache	

CODIGO	ADI_14	
NOMBRE	Converters (DACs and ADCs)	
DURACIÓN	2 horas	LUGAR: AULA 2.9 (Edificio 4D – Teleco)
PERSONAL	Ramón Tortosa	

CODIGO	ADI_15	
NOMBRE	Power Management for Integrated Circuits	
DURACIÓN	2 horas	LUGAR: AULA 2.9 (Edificio 4D – Teleco)
PERSONAL	Ricardo Coimbra	

CODIGO	ADI_16	
NOMBRE	IC Analog Layout	
DURACIÓN	1 hora	LUGAR: AULA 2.9 (Edificio 4D – Teleco)
PERSONAL	Miriam Naranjo	

CODIGO	ADI_22	
NOMBRE	Signal Chain Noise Analysis	
DURACIÓN	2 horas	LUGAR: AULA 2.9 (Edificio 4D – Teleco)
PERSONAL	Lluís Beltrán	
CODIGO	ADI_17	

NOMBRE	Introduction to the Measurement teams in ADI	
DURACIÓN	1 hora	LUGAR: AULA 2.9 (Edificio 4D – Teleco)
PERSONAL	Francisco Sevilla	

CODIGO	ADI_18	
NOMBRE	Measurement techniques for DACs and ADCs	
DURACIÓN	1 hora	LUGAR: AULA 2.9 (Edificio 4D – Teleco)
PERSONAL	Pedro Tomas	

CODIGO	ADI_19	
NOMBRE	System level testing: EMC and robustness measurements	
DURACIÓN	1 hora	LUGAR: AULA 2.9 (Edificio 4D – Teleco)
PERSONAL	David Martinez	

CODIGO	ADI_20	
NOMBRE	Testing real-life systems	
DURACIÓN	1 hora	LUGAR: AULA 2.9 (Edificio 4D – Teleco)
PERSONAL	Antonio Martin Navarro	

## MAXLINEAR

CODIGO	MAX_1	
NOMBRE	WiFi7 Physical layer transceiver design. An overview	
DURACIÓN	3 horas	LUGAR: AULA 2.9 (Edificio 4D – Teleco)
PERSONAL	Ahmed Raafat	

CODIGO	MAX_2	
NOMBRE	Clock Distribution for Modern RF ICs: an overview	
DURACIÓN	3 horas	LUGAR: AULA 2.9 (Edificio 4D – Teleco)
PERSONAL	Alejandro Acuña Muñoz	

CODIGO	MAX_3	
NOMBRE	SW/HW codesign: SOC development process from SW perspective	
DURACIÓN	3 horas	LUGAR: AULA 2.9 (Edificio 4D – Teleco)
PERSONAL	Paco Escuder Roberto	

CODIGO	MAX_4	
NOMBRE	Power Amplifier Design: an overview	
DURACIÓN	3 horas	LUGAR: AULA 2.9 (Edificio 4D – Teleco)
PERSONAL	Alejandro Acuña Muñoz	

CODIGO	MAX_5	
NOMBRE	Digital verification: practical use case	
DURACIÓN	3 horas	LUGAR: AULA 2.9 (Edificio 4D – Teleco)
PERSONAL	Miguel Zapatero y Álvaro Fernández	

CODIGO	MAX_6	
NOMBRE	Low Dropout voltage regulators design	
DURACIÓN	3 horas	LUGAR: AULA 2.9 (Edificio 4D – Teleco)
PERSONAL	Guillermo Darder Calabuig	

**BOSCH**

CODIGO	BOSCH_1	
NOMBRE	Introducción a sistemas de radar.	
DURACIÓN	1 horas	LUGAR: AULA 2.9 (Edificio 4D – Teleco)
PERSONAL	David Balaguer Andrés	

CODIGO	BOSCH_2	
NOMBRE	Introducción a la caracterización de sistemas radar	
DURACIÓN	1 horas	LUGAR: AULA 2.9 (Edificio 4D – Teleco)
PERSONAL	Jaume Espinosa	

CODIGO	BOSCH_3	
NOMBRE	Introducción a los PLLs	
DURACIÓN	1 horas	LUGAR: AULA 2.9 (Edificio 4D – Teleco)
PERSONAL	Pablo Cruz	

CODIGO	BOSCH_4	
NOMBRE	Introducción a los ADCs	
DURACIÓN	1 horas	LUGAR: AULA 2.9 (Edificio 4D – Teleco)
PERSONAL	David Fernández	

CODIGO	BOSCH_5	
NOMBRE	Sistemas radar (avanzado)	
DURACIÓN	2 horas	LUGAR: AULA 2.9 (Edificio 4D – Teleco)
PERSONAL	David Balaguer Andrés	

CODIGO	BOSCH_6	
NOMBRE	Caracterización de sistemas radar (avanzado)	
DURACIÓN	2 horas	LUGAR: AULA 2.9 (Edificio 4D – Teleco)
PERSONAL	Jaume Espinosa	

CODIGO	BOSCH_7	
NOMBRE	Clock Domain Crossing and Synchronization (avanzado)	
DURACIÓN	2 horas	LUGAR: AULA 2.9 (Edificio 4D – Teleco)
PERSONAL	Pablo Cruz	

CODIGO	BOSCH_8	
NOMBRE	Digital-Mixed Signal design in complex SOCs (avanzado)	
DURACIÓN	2 horas	LUGAR: AULA 2.9 (Edificio 4D – Teleco)
PERSONAL	Ovidiu Balan	

CODIGO	BOSCH_9	
NOMBRE	Multistage Amplifier design (avanzado)	
DURACIÓN	4 horas	LUGAR: AULA 2.9 (Edificio 4D – Teleco)
PERSONAL	Ricardo Tonietto	

CODIGO	BOSCH_10	
NOMBRE	Scripting in CAD design (avanzado)	
DURACIÓN	2 horas	LUGAR: AULA 2.9 (Edificio 4D – Teleco)
PERSONAL	Jorge Rivas	

CODIGO	BOSCH_11	
NOMBRE	Software tools in CAD design, automatization and machine readable formats (Avanzado)	
DURACIÓN	2 horas	LUGAR: AULA 2.9 (Edificio 4D – Teleco)
PERSONAL	Jorge Rivas	

NOMBRE	ADC workshop with SIMULINK (Mathworks)	
DURACIÓN	4 horas	LUGAR: AULA 1.7 (Edificio 4D – Teleco)
PERSONAL	Ganesh Rathinavel (Mathworks)	

NOMBRE	Diseño de ASICs	
DURACIÓN	9 horas	LUGAR: AULA 1.7 (Edificio 4D – Teleco)
PERSONAL	Carlos Macián (Marvell – USA)	

NOMBRE	MEMS	
DURACIÓN	27 horas	LUGAR: Lab. MicroElectrónica (Edificio 4D – Teleco)
PERSONAL	Cesare Buffa (ADI – España)	

NOMBRE	Diseño de Aplicaciones AI para FPGA – DPU – PETALINUX y VITIS	
DURACIÓN	30 horas	LUGAR: Lab. MicroElectrónica (Edificio 4D – Teleco)
PERSONAL	Alejandro Linares & José Antonio Rios (Universidad de Sevilla)	

NOMBRE	Diseño de Convertidores Sigma Delta	
DURACIÓN	12 horas	LUGAR: Lab. MicroElectrónica (Edificio 4D – Teleco)
PERSONAL	J.M de la Rosa (Centro Nacional de Microelectrónica – Sevilla)	

NOMBRE	EMC Arturo Mediano	
DURACIÓN	30 horas	LUGAR: AULA 1.7 (Edificio 4D – Teleco)
PERSONAL	Arturo Mediano (Universidad Zaragoza)	

L	M	X	J	V	
<b>5</b>	<b>6</b>	<b>7</b>	<b>8</b>	<b>9</b>	
			15:00 ADC workshop with SIMULINK (Mathworks) (4h) (Ganesh Rathinavel) AULA 1.7 (Edificio 4D – Teleco)		MAYO
<b>12</b>	<b>13</b>	<b>14</b>	<b>15</b>	<b>16</b>	
15:00 ADI_1 (S.Iriarte) 16:00 ADI_2 (M. Usach) 18:00 ADI_9 (A. Yébenes) AULA 2.9 (Edificio 4D – Teleco)	15:00 BOSCH_1 (D. Balaguer) 16:00 BOSCH_3 (P. Cruz) 17:00 BOSCH_4 (D. Fernández) AULA 2.9 (Edificio 4D – Teleco)	15:00 DISEÑO ASICS (3h) (Carlos Macián) AULA 1.7 (Edificio 4D – Teleco)	15:00 DISEÑO ASICS (3h) (Carlos Macián) AULA 1.7 (Edificio 4D – Teleco)	15:00 DISEÑO ASICS (3h) (Carlos Macián) AULA 1.7 (Edificio 4D – Teleco)	MAYO
<b>19</b>	<b>20</b>	<b>21</b>	<b>22</b>	<b>23</b>	
15:00 ADI_12 (A.Carbajo) 17:30 ADI_13 (J. Bonache) AULA 2.9 (Edificio 4D – Teleco)	15:00 ADI_3 (J.Juan Cerdà) 17:00 ADI_4 (P. Martínez) 19:00 ADI_5 (A. Rubio) AULA 2.9 (Edificio 4D – Teleco)	15:00 ADI_17 (F. Sevilla) 16:00 ADI_18 (P. Tomás) 17:00 ADI_19 (D. Martínez) 18:00 ADI_20 (A. Martin) AULA 2.9 (Edificio 4D – Teleco)	15:00 MAX_1 (A. Raafat) AULA 2.9 (Edificio 4D – Teleco)		MAYO
<b>26</b>	<b>27</b>	<b>28</b>	<b>29</b>	<b>30</b>	
15:00 BOSCH_10 (J.Rivas) 17:00 BOSCH_11 (J. Rivas) AULA 2.9 (Edificio 4D – Teleco)	15:00 ADI_16 (M. Naranjo) AULA 2.9 (Edificio 4D – Teleco)  17:00 MEMS (3h) (Cesare Buffa) Lab. MicroElectrónica (Edificio 4D – Teleco)	15:00 BOSCH_8 (O. Balan) 17:00 BOSCH_5 (D.Balaguer) AULA 2.9 (Edificio 4D – Teleco)	15:00 BOSCH_7 (P. Cruz) AULA 2.9 (Edificio 4D – Teleco)  17:00 MEMS (3h) (Cesare Buffa) Lab. MicroElectrónica (Edificio 4D – Teleco)	17:00 MEMS (3h) (Cesare Buffa) Lab. MicroElectrónica (Edificio 4D – Teleco)	MAYO

L	M	X	J	V	
<b>2</b>	<b>3</b>	<b>4</b>	<b>5</b>	<b>6</b>	
15:00 BOSCH_2 (J.Espinosa) 16:00 BOSCH_9 (R.Tonietto) AULA 2.9 (Edificio 4D – Teleco)	15:00 ADI_7 (A. Grande) AULA 2.9 (Edificio 4D – Teleco)  17:00 MEMS (3h) (Cesare Buffa) Lab. MicroElectrónica (Edificio 4D – Teleco)	15:00 MAX_2 (A. Acuña) 18:00 ADI_22 (L. Beltrán) AULA 2.9 (Edificio 4D – Teleco)	15:00 ADI_8 (E. Company) AULA 2.9 (Edificio 4D – Teleco)  17:00 MEMS (3h) (Cesare Buffa) Lab. MicroElectrónica (Edificio 4D – Teleco)	15:00 ADI_10 (N. SanMartín & A. Achaibou) 16:00 ADI_11 (J. Cañada) AULA 2.9 (Edificio 4D – Teleco)  17:00 MEMS (3h) (Cesare Buffa) Lab. MicroElectrónica (Edificio 4D – Teleco)	UNIO
<b>9</b>	<b>10</b>	<b>11</b>	<b>12</b>	<b>13</b>	
15:00 FPGA IA (Alejandro Linares y Antonio Rios) Lab. Microelectrónica (Edificio 4D - Teleco)	15:00 FPGA IA (Alejandro Linares y Antonio Rios) Lab. Microelectrónica (Edificio 4D - Teleco)	15:00 FPGA IA (Alejandro Linares y Antonio Rios) Lab. Microelectrónica (Edificio 4D - Teleco)	15:00 FPGA IA (Alejandro Linares y Antonio Rios) Lab. Microelectrónica (Edificio 4D - Teleco)	15:00 FPGA IA (Alejandro Linares y Antonio Rios) Lab. Microelectrónica (Edificio 4D - Teleco)	UNIO
<b>16</b>	<b>17</b>	<b>18</b>	<b>19</b>	<b>20</b>	
15:00 ADI_6 (J.C. Conchell) 17:00 MAX_3 (P. Escuder) AULA 2.9 (Edificio 4D – Teleco)	15:00 ADI_15 (R. Coimbra) AULA 2.9 (Edificio 4D – Teleco)  17:00 MEMS (3h) (Cesare Buffa) Lab. MicroElectrónica (Edificio 4D – Teleco)	15:00 MAX_4 (A. Acuña) AULA 2.9 (Edificio 4D – Teleco)	15:00 ADI_14 (R. Tortosa) AULA 2.9 (Edificio 4D – Teleco)  17:00 MEMS (3h) (Cesare Buffa) Lab. MicroElectrónica (Edificio 4D – Teleco)	15:00 BOSCH_6 (J.Espinosa) AULA 2.9 (Edificio 4D – Teleco)  17:00 MEMS (3h) (Cesare Buffa) Lab. MicroElectrónica (Edificio 4D – Teleco)	UNIO
<b>23</b>	<b>24</b>	<b>25</b>	<b>26</b>	<b>27</b>	
		15:00 SIGMA DELTA (4h) (J.M de la Rosa) Lab. MicroElectrónica (Edificio 4D – Teleco)	15:00 SIGMA DELTA (4h) (J.M de la Rosa) Lab. MicroElectrónica (Edificio 4D – Teleco))	15:00 SIGMA DELTA (4h) (J.M de la Rosa) Lab. MicroElectrónica (Edificio 4D – Teleco)	UNIO

L	M	X	J	V	
30	1	2	3	4	
15:00 MAX_5 (M. Zapatero; A. Fernández) AULA 2.9 (Edificio 4D – Teleco)	15:00 MAX_6 (G. Darder) AULA 2.9 (Edificio 4D – Teleco)	10:00 EMC Arturo Mediano 15:00 EMC Arturo Mediano Aula 1.7 (Edificio 4D – Teleco)	10:00 EMC Arturo Mediano 15:00 EMC Arturo Mediano Aula 1.7 (Edificio 4D – Teleco)		UNIO / UNIO